

# Programmation concurrente

## Partie 2: outils élémentaires de synchronisation

---

Polytech/INFO 4, 2020-2021

Fabienne Boyer  
UFR IM2AG, LIG, Université Grenoble Alpes  
**[Fabienne.Boyer@imag.fr](mailto:Fabienne.Boyer@imag.fr)**



# Plan

---

---

- **Pourquoi a t'on besoin de synchronisation**
- **Les concepts et outils de base**
  - ◆ Exclusion mutuelle
  - ◆ Section critique
  - ◆ Verrou

# Le problème

---

---

**processus ou threads concurrents**



**accès concurrents à des ressources partagées**



**incohérences potentielle**

## Exemple du compte bancaire

---

---

```
credit(t_acc account, float val) {account = account + val }
```

- (a) load(account, ACCU)
- (b) add(ACCU, val)
- (c) store(ACCU, account)

```
debit (t_acc account, float val){ account = account – val:}
```

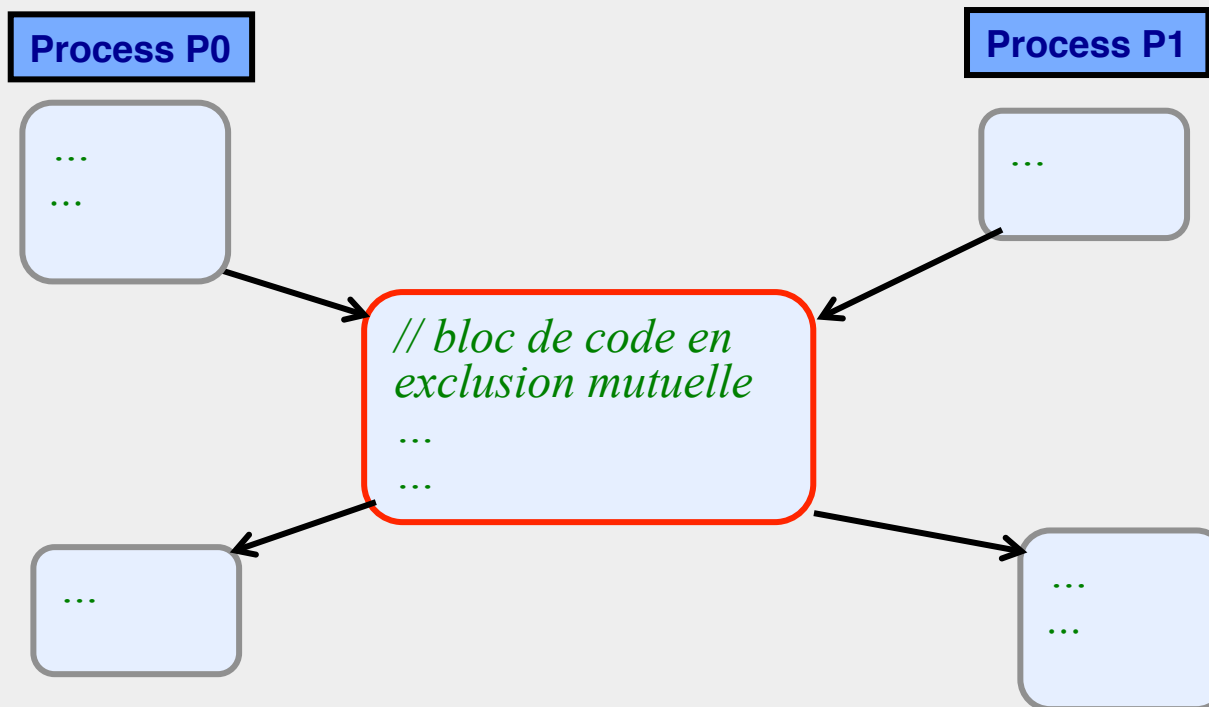
- (x) load(account, ACCU)
- (y) sub(ACCU, val)
- (z) store(ACCU, account)

```
thread T1: credit(A, 2500) // thread T2: credit(A, 2000)
```

→ il se peut que le compte A ne soit crédité que de 2500 ou 2000, au lieu de 4500 (vu en TD)

# Concept d'exclusion mutuelle

- Un bloc de code est en exclusion mutuelle si on garantit qu'il n'y a jamais plus d'un thread en exécution dans le bloc



- Si P0 entre avant P1: P1 ne pourra entrer dans le bloc que lorsque P0 en sera sorti
- Si P1 entre avant P0: P0 ne pourra entrer dans le bloc que lorsque P1 en sera sorti

# Les sections critiques (E.W. Dijkstra)

---

---

- Une section critique est un bloc de code exécuté en exclusion mutuelle

- Principe de mise en oeuvre

code de contrôle *avant* (*entry-section*)

bloc de code en exclusion mutuelle

code de contrôle *après* (*exit-section*)

- Le programmeur peut définir autant de sections critiques que nécessaire

# Propriétés des sections critiques

---

---

## ■ Exclusion

- ◆ Lorsqu'un processus est dans une SC, aucun autre ne peut y être

## ■ Pas de blocage intempestif

- ◆ Si la SC est libre, un processus doit pouvoir entrer immédiatement

## ■ Absence de privation (famine)

- ◆ Tout processus doit pouvoir entrer en SC en un temps fini

## ■ Aucune hypothèse ne doit être faite sur la politique de scheduling

- ◆ Et en particulier sur les vitesses d'exécution des processus

# Mise en œuvre logicielle des sections critiques (premier essai)

---

---

```
// shared data  
int busy= false;  
  
// entry-section  
while (busy);  
busy = TRUE;  
  
<critical section>  
  
// exit-section  
busy = FALSE;
```

- a) load busy ACCU
- b) cmp null
- c) branch ..

On utilise une variable partagée (busy)  
qui indique si la SC est libre



- On a vu en TD pourquoi cette solution ne fonctionne pas
- Ce point doit être **TOTALEMENT** clair pour vous



# Algorithme de Dekker (1965)

```
// shared data
int turn = 0;
int flag[2] = {false, false};

// entry-section
flag[i] = TRUE;
while (flag[1-i]) { // the other wants to enter
    if (turn == 1-i) { // it isn't my turn
        flag[i] = FALSE;
        while (turn != i);
        flag[i] = TRUE;
    }
}

<critical section>

// exit-section
turn = 1 - i;
flag[i] = FALSE;
```

**fonctionne pour 2 processus,  
non généralisable à  $n$  processus,  
non fifo (risque de famine)**

# Algorithme de Peterson (1981) (vu en TD)

---

---

```
// shared data
int last = 0;
int interested[2] = {FALSE, FALSE};

// entry-section
interested[i] = TRUE;
last = i;
while (last == i && interested[1-i]) ; // wait

<critical section>

// exit-section
interested[i] = FALSE;
```

**fonctionne pour 2 processus,  
généralisable à  $n$  processus  
(algo. de Lamport)**

# Algorithme de Lamport (vu en TD)

```
// shared data
int ticket[n] = {0,0,0,...};
int choosing[n]; // indicates if a process is currently getting a ticket

// entry-section
choosing[i] = TRUE; // process i is getting a ticket
ticket[i] = 1 + max(ticket[0], ..., ticket[n-1]);
choosing[i] = FALSE; // process i has got a ticket

for (j=0; j< n; j++) {
    while (choosing[j]); // wait while process j is getting a ticket
    while (ticket[j] != 0) && // wait if process j has a lower ticket
        ((ticket[j] < ticket [i]) || (ticket[j] == ticket [i] && j<i));
}

<critical section>

// exit-section
ticket[i] = 0;
```

→ fonctionne pour  $n$  processus

# Mise en œuvre des sections critiques

---

---

## ■ Solutions logicielles

- ◆ Complexes
- ◆ Peu efficaces

## ■ Solutions basées sur le matériel

- ◆ Masquage des IT
- ◆ Usage de l'instruction Test&Set / Swap

# Usage du masquage des interruptions

---

---

## ■ Principe

- ◆ Entry section : masquer les IT
- ◆ Exit section : restaurer les IT

## ■ Problèmes

- ◆ Solution non utilisable en multiprocesseurs
- ◆ Temps passé en SC non contrôlable

- **Le masquage est acceptable en mono-processeur quand la durée d'exécution du code masqué est très courte**

# Instruction Test&Set

---

---

- **Teste et modifie le contenu d'un mot mémoire de manière atomique (non interruptible)**
- **Fonctionne en multiprocesseurs**

**Equivalent fonctionnel en langage C:**

```
int Test&Set (int *b) {  
    // set b to true, then return initial value of b  
    int res = *b;  
    *b = TRUE;  
    return res;  
}
```

## Mise en œuvre de section critique avec Test&Set

---

```
// shared data  
int busy= false;  
  
// entry-section  
while (Test&Set (&busy));  
  
<critical section>  
  
// exit-section  
busy = FALSE;
```

- **Risque de privation**
- **Utiliser un système de ticket pour éviter la privation**

# Mise en œuvre de section critique avec Test&Set

```
// shared data type
typedef struct {
    int dist_ticket;
    int clock;
    int busy;
} t_sc;

void init_section(t_sc *sc){
    sc->dist_ticket=0;
    sc->clock=0;
    sc->busy = FALSE;
}
```

```
void entry_section(t_sc *sc){
    int my_ticket;
    while (test&set(&sc->busy));
    takes a ticket { my_ticket = sc->dist_ticket++;
                    release(&(sc->busy));
    wait for my turn { while (my_ticket != sc->clock);
                    }

    void exit_section(t_sc *sc){
        while (test&set(&sc->busy));
        sc->clock++;
        release(&(sc->busy));
    }
}
```

*Suppose que l'instruction CMP est atomique (processor dependant)*



# Exemple applicatif

---

---

*// shared data & types*

```
int cpt = 0; // a shared counter  
t_sc sc;    // SC to access the counter
```

Thread T0:

```
init(&sc);  
<create threads T1 .. Tn>
```

Thread Tn:

```
...  
entry_section(&sc);  
cpt++;  
exit_section(&sc);  
...
```

## Scenario d'exécution possible avec 3 threads (T<sub>1</sub>, T<sub>2</sub>, T<sub>3</sub>)

**init(&l);**  
**T3: entry(&sc) .....**  
**T3: in SC.....**  
**T1: entry(&sc) – loop on while(my\_ticket..).....**  
**T2: entry(&sc) – loop on while(my\_ticket ..).....**  
**T3: exit(&sc).....**  
**T1: in SC.....**  
**T1: exit(&sc).....**  
**T2: in SC.....**  
**T2: exit(&sc).....**

Ticket T <sub>3</sub>	Ticket T <sub>1</sub>	Ticket T <sub>2</sub>	clock
			0
0			0
0			0
0	1		0
0	1	2	0
	1	2	1
	1	2	1
		2	2
		2	2
			3

# Instruction Swap

---

---

- **Permutation atomique de deux mots mémoire**
- **Fonctionne en multiprocesseurs**
- **Alternative au Test&Set**

**Equivalent fonctionnel en langage C:**

```
void Swap(int *a, int *b) {  
    int tmp = *a;  
    *a = *b;  
    *b = tmp;  
}
```

## Exercice

Programmer les fonctions `entry_section` et `exit_section` avec `swap` au lieu de `test&set`

# Bilan sur les solutions précédentes

---

---

## ■ Problème des solutions précédentes

- ◆ Ce sont des solutions à base d'attente active
- ◆ gaspillage de l'UC

## ■ Principes des solutions à base d'attente passive

- ◆ Endormir un processus ou (thread) lorsque la section est verrouillée
- ◆ Le réveiller lorsqu'elle se libère

→ Utilisation de deux primitives fournies par le noyau :  
→ suspend(..) et wakeup(..)

## (rappel) Principes de mise en œuvre des fonctions Suspend et Wakeup

---

### Données du noyau

```
proc_ctxt current;  
proc_ctxt_list ready_queue;
```

```
void suspend( proc_ctxt_list *queue) {  
    proc_ctxt *old = current;  
    mask();  
    put_last(queue, current);  
    current= get_first(ready_queue);  
    ctxt_swap(current, old);  
    unmask();  
}  
  
void wakeup(proc_ctxt *p){  
    mask();  
    put_last(ready_queue, p);  
    unmask();  
}
```

# Les verrous

- **Un verrou est un outil d'exclusion mutuelle à base d'attente passive**
  - ◆ Sauf pour le cas particulier des *spin-locks*
- **Deux opérations atomiques de base**
  - ◆ lock() & unlock()
  - ◆ En général, le thread qui déverrouille doit être celui qui a verrouillé
- **Peut être ré-entrant ou pas**
  - ◆ Selon qu'un thread peut (ou pas) verrouiller un verrou qu'il possède déjà

```
// shared data
int id = 0;
t_lock l;

void init() {
    id= 0;
    init(&l);
}

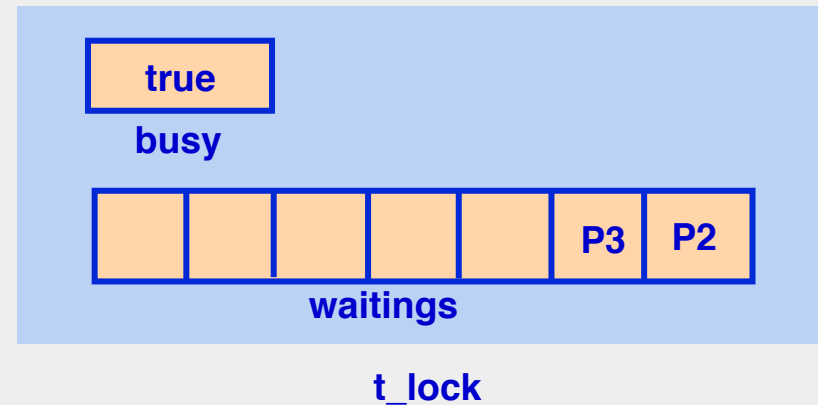
int alloc_id () {
    lock(&l);
    return id++;
    unlock(&l);
}
```

Exemple d'usage d'un verrou

## Exemple de mise en œuvre d'un verrou

```
typedef struct {  
    int busy; // is the lock taken or free  
    proc_ctxt_list waitings; // waiting queue  
} t_lock;
```

```
void init_lock(t_lock *l) {  
    mask();  
    l->busy = FALSE;  
    init_list(&(l->waitings));  
    unmask();  
}
```



## Exemple de mise en œuvre d'un verrou

---

```
void lock(t_lock *l) {
```

```
    mask();
```

```
    if (l->busy)
```

```
        suspend(&(l->waitings));
```

```
    l->busy = TRUE;
```

```
    unmask();
```

```
}
```

```
void unlock(t_lock *l) {
```

```
    proc_ctxt p;
```

```
    mask();
```

```
    l->busy = FALSE;
```

```
    if (p= get_first((&(l->waitings))))
```

```
        wakeup(p);
```

```
    unmask();
```

```
}
```

**Valide ?**



## Exemple de mise en œuvre d'un verrou

---

```
void lock(t_lock *l) {
```

```
    mask();
```

```
    if (l->busy)
```

```
        suspend(&(l->waitings));
```

```
    l->busy = TRUE;
```

```
    unmask();
```

```
}
```

```
void unlock(t_lock *l) {
```

```
    proc_ctxt p;
```

```
    mask();
```

```
    l->busy = FALSE;
```

```
    if (p= get_first((&(l->waitings))))
```

```
        wakeup(p);
```

```
    unmask();
```

```
}
```

**Risque de non-exclusion !  
(pb du vol de cycle)**

## Exemple de mise en œuvre d'un verrou

---

---

```
void lock(t_lock *l) {
```

```
    mask();
```

```
    while (l->busy)
```

```
        suspend(&(l->waitings));
```

```
    l->busy = TRUE;
```

```
    unmask();
```

```
}
```

```
void unlock(t_lock *l) {
```

```
    proc_ctxt p;
```

```
    mask();
```

```
    l->busy = FALSE;
```

```
    if (p= get_first((&(l->waitings))))
```

```
        wakeup(p);
```

```
    unmask();
```

```
}
```

**Valide ?**

## Exemple de mise en œuvre d'un verrou

---

---

```
void lock(t_lock *l) {
```

```
    mask();
```

```
    while (l->busy)
```

```
        suspend(&(l->waitings));
```

```
    l->busy = TRUE;
```

```
    unmask();
```

```
}
```

```
void unlock(t_lock *l) {
```

```
    proc_ctxt p;
```

```
    mask();
```

```
    l->busy = FALSE;
```

```
    if (p= get_first((&(l->waitings))))
```

```
        wakeup(p);
```

```
    unmask();
```

```
}
```

**Risque de privation !**

## Exemple de mise en œuvre d'un verrou

```
void lock(t_lock *l) {  
    mask();  
    if (l->busy)  
        suspend(&(l->waitings));  
    l->busy = TRUE;  
    unmask();  
}
```

```
void unlock(t_lock *l) {  
    proc_ctxt p;  
    mask();  
    l->busy = FALSE,  
    if (p= get_first((&(l->waitings))))  
        wakeup(p);  
    else l->busy = FALSE;  
    unmask();  
}
```

**Valide ?**

## Exemple de mise en œuvre d'un verrou

```
void lock(t_lock *l) {  
    mask();  
    if (l->busy)  
        suspend(&(l->waitings));  
    l->busy = TRUE;  
    unmask();  
}
```

```
void unlock(t_lock *l) {  
    proc_ctxt p;  
    mask();  
    l->busy = FALSE,  
    if (p= get_first((&(l->waitings))))  
        wakeup(p);  
    else l->busy = FALSE;  
    unmask();  
}
```

**Cette fois c'est ok !**

# Verrous existants

---

---

- **Langage C**

- ◆ pthread\_mutex\_t, rwlock\_t, spinlock\_t, ..

- **Langage C++ ou C#**

- ◆ mutex, timed-mutex, ..

- **Java**

- ◆ interface Lock (package java.util.concurrent)
- ◆ classes ReentrantLock, ReadWriteLock, ..

# Résumé

---

---

## ■ Solutions à base d'attente active

- ◆ Solutions purement algorithmiques (Peterson, Boulanger, ..)
- ◆ Solutions utilisant l'instruction Test&Set ou équivalent

## ■ Solutions à base d'attente passive

- ◆ Verrous
- ◆ Moniteurs, Sémaphores, Sections critiques conditionnelles - > prochain cours

## ■ Ce que vous devez avoir totalement compris

- ◆ L'indéterminisme du à la concurrence
- ◆ La notion de section critique
- ◆ Ce que l'on appelle le vol de cycle
- ◆ Les verrous (usage et principe d'implémentation)